

研究評価委員会

「極低電力回路・システム技術開発（「極低電圧要素回路技術」及び「極低電力LSIチップ適合最適化技術」及び「低電力無線／チップ間ワイヤレス技術」）」

（事後評価）分科会

日時：平成25年11月19日（火） 9：40～18：05

場所：東京大学生産技術研究所 An棟4階中セミナー室（An401・402）

〒153-8505 東京都目黒区駒場4丁目6番1号

東京大学駒場リサーチキャンパス

議事次第

【公開セッション】

- | | |
|-----------------------------|-------------------|
| 1. 開会、分科会の設置、資料の確認 | 9:40～ 9:50 (10分) |
| 2. 分科会の公開について | 9:50～ 9:55 (5分) |
| 3. 評価の実施方法 | 9:55～10:00 (5分) |
| 4. 評価報告書の構成について | 10:00～10:05 (5分) |
| 5. プロジェクトの概要説明（説明40分、質疑30分） | 10:05～11:15 (70分) |

非公開資料取り扱いの説明 11:15～11:20 (5分)

【非公開セッション】

- | | |
|---|-------------------|
| 6. プロジェクトの詳細説明 | |
| 6.1 研究開発成果について | |
| 6.1.1 アナログ回路技術（アナログベース）
（説明15分、質疑15分、入替3分） | 11:20～11:53 (33分) |

（昼食・休憩 47分）

- | | |
|--|-------------------|
| 6.1.2 ロジック回路技術（説明10分、質疑10分） | 12:40～13:00 (20分) |
| 6.1.3 メモリ回路技術（説明10分、質疑10分） | 13:00～13:20 (20分) |
| 6.1.4 アナログ回路技術（デジタルベース）
（説明10分、質疑10分） | 13:20～13:40 (20分) |
| 6.1.5 電源回路技術（説明10分、質疑10分） | 13:40～14:00 (20分) |
| 6.1.6 極低電力LSIチップ統合最適化技術
（説明10分、質疑10分） | 14:00～14:20 (20分) |
| 6.1.7 低電力無線回路/チップ間ワイヤレス技術
（説明10分、質疑10分） | 14:20～14:40 (20分) |

（休憩 10分）

- | | |
|--|------------------|
| 6.2 開発技術紹介（装置デモンストレーション） | 14:50～15:15（25分） |
| 6.3 実用化・事業化に向けての見通し及び取り組みについて | 15:15～15:20（5分） |
| 6.3.1 株式会社東芝（説明15分、質疑13分、入替2分） | 15:20～15:50（30分） |
| 6.3.2 富士通株式会社（説明15分、質疑13分、入替2分） | 15:50～16:20（30分） |
| 6.3.3 ルネサスエレクトロニクス株式会社
（説明15分、質疑13分、入替2分） | 16:20～16:50（30分） |
| 6.3.4 ソニー株式会社（説明15分、質疑13分、入替2分） | 16:50～17:20（30分） |
| 7. 全体を通しての質疑 | 17:20～17:35（15分） |

（休憩5分）

【公開セッション】

- | | |
|--------------|------------------|
| 8. まとめ・講評 | 17:40～18:00（20分） |
| 9. 今後の予定、その他 | 18:00～18:05（5分） |

閉会

以上